



Universidade do Estado de Santa Catarina - UDESC
Centro de Ciências Tecnológicas - CCT
Departamento de Engenharia Elétrica – DEE
Laboratório de Eletrônica de Potência

Gerador Digital Trifásico de Sinais Senoidais

BOLSISTA: Rangel Moreira Fischer (Bolsa Trabalho UDESC)

ORIENTADOR: Joselito A. Heerdt, M.Eng.

OBJETIVO: Projetar um gerador de sinais digital capaz de gerar formas de onda senoidais trifásicas puras ou com a adição de sinais harmônicos.

Aplicação: O sinal será aplicado em um amplificador de potência chaveado para testes de produtos em desenvolvimento.

CARACTERÍSTICAS: O gerador possuirá um teclado e comunicação serial com PC para entrada de parâmetros que serão impressos no display (Fig.1). Os sinais serão gerados digitalmente com modulação PWM. O ajuste de frequência será digital e o ajuste de amplitude através de AMPOPs com controle de ganho digital.

DADOS DO PROJETO:

- Sinais senoidais trifásicos
- Freq. 0 a 5kHz
- Amplitude 0 a 5V

